



嵌入式系统硬件抽象层的建立及软件的可移植性设计

■ 摩托罗拉（中国）电子有限公司 肖踞雄

摘要 在阐述嵌入式系统软件设计方法的基础上，介绍嵌入式系统底层软件可移植性设计和硬件抽象层的建立；举例说明利用此思想的嵌入式软件的设计及测试过程。

关键词 设备驱动程序 嵌入式系统 软件设计 可移植性

1 嵌入式系统设计

由于嵌入式系统有着体积小、功能集中、可靠性高等优点，已被广泛地应用到日常生活的各个方面，如移动通信、工业控制、医疗器械，家用电器等。如何缩短嵌入式系统的开发周期，降低开发成本，以及提高产品的可靠性已成为嵌入式行业普遍关注的问题。在嵌入式系统设计中，通常采用以下设计方法。

（1）瀑布模式开发过程

瀑布模式开发过程工作模式简单，任务的划分协调及人员安排、物质材料的分配管理都比较容易。如图1所示，开发过程为从硬件到软件的流水线式进行。此类开发方式有以下特点：

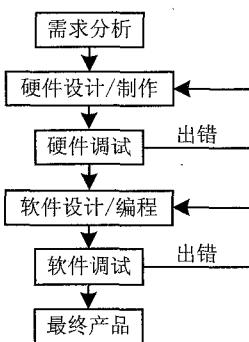


图1 瀑布模式开发过程

即可完成；

- ◇ 要求开发人员对软、硬件设计和制作都比较熟悉；
- ◇ 对开发周期要求不高，此类开发过程无疑会使用最长的开发周期；
- ◇ 在开发过程中，任一环节的阻塞都会影响

◇ 小系统，如利用8051控制的低速率信号采集等；

◇ 开发所需人力、物力资源有限，一般1个或几个人

其它环节的开发。

（2）V模式开发过程

V模式开发过程为一种并行的工作方式，任务的划分协调及人员安排、物质材料的分配都必须考虑不同工作内容，如图2所示。

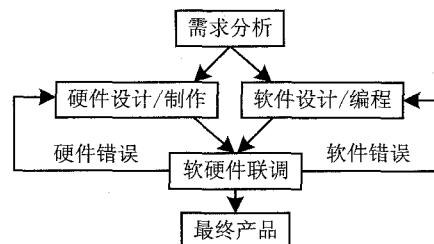


图2 V模式开发过程

开发过程为硬件和软件同时进行，最后联合调试。此类开发方式有以下特点：

- ◇ 大系统，如利用PowerPC等处理器设计的网络交换/访问设备；
 - ◇ 开发人力、物力资源比较丰富；
 - ◇ 开发人员分工比较明确，软件开发者可不需了解太多的硬件信息，而硬件开发人员对软件也可不做太多了解；
 - ◇ 有利于缩短开发周期；
 - ◇ 在开发过程中，软、硬件设计独立进行。硬件开发的阻塞不会影响软件开发过程，同样，软件开发的阻塞不会影响硬件的开发过程。
- 但在V模式开发过程中，仍存在以下问题：
- ◇ 设备驱动程序的可移植性差，与硬件和操作系统均有密切相关性；

- ◇ 软件测试需要等硬件完成以后才能进行；
- ◇ 对于每个设备驱动程序设计人员都需有软件和硬件的知识背景；
- ◇ 在测试过程中，很难判断错误是由硬件还是由软件造成的。

为了克服 V 模式开发过程中的上述问题，本文将 V 模式开发过程稍作改进，增加了硬件抽象层，对系统软硬件起到隔离作用，从而提高系统软件的可移植性及有效地利用人力资源、缩短开发周期和提高产品的可靠性。

2 基于硬件抽象层的系统软件设计特性

(1) 包含硬件抽象层的系统结构

比较图 3 和图 4，硬件抽象层完全把系统软件和硬件部分隔离开来，这样就使得系统的设备驱动程序与硬件设备无关，从而大大提高了系统的可移植性。从软硬件测试角度来看，软硬件的测试工作都可分别基于硬件抽象层来完成，使得软硬件的测试工作的并行进行成为可能。在抽象层的定义方面，需要规定统一的软硬件接口标准，其设计工作需要基于系统需求来做，代码工作可由对硬件比较熟悉的人员来完成。抽象层一般应包含相关硬件的初始化、数据的输入 / 输出操作、硬件设备的配置操作等功能。

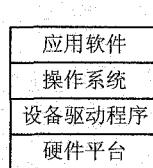


图 3 不包含硬件抽象层的系统结构

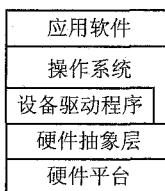


图 4 包含硬件抽象层的系统结构

(2) 包含硬件抽象层的系统开发过程

如图 5 给出的包含硬件抽象层 V 模式开发过程，在系统需求分析并定义了软硬件各自的设计要求以后，就需要花费一定的时间来定义硬件抽象层的接口，以确保硬件设计和测试与软件设计和测试工作能够在相同的接口上进行，从而有利于最终的软硬件集成测试。

从图 5 可以看出，在基于硬件抽象层的 V 模式

投稿时，请注明联系电话、准确通信地址、邮编，并附上作者简介（工作单位、职称、职务、主要研究方向、课题背景）、产品获奖情况、专利证书等。

投稿信箱：mcupress@263.net.cn

开发过程，软硬件的设计和调试具有无关性，并可完全地并行进行。硬件的错误不会影响到系统软件的调试，同样软件设计的错误也不会影响硬件的调试工作，这样就可大大缩短系统的测试周期和提高系统的可靠性。

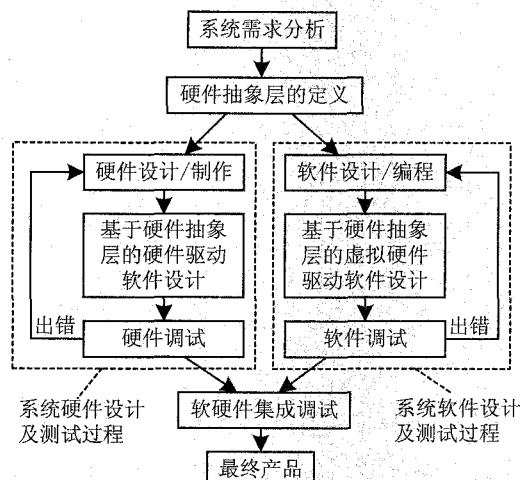


图 5 包含硬件抽象层的 V 模式开发过程

(3) 硬件抽象层的特点

硬件抽象层接口的定义和代码设计应具有以下特点：

- ◇ 硬件抽象层具有与硬件密切相关性；
- ◇ 硬件抽象层具有与操作系统无关性；
- ◇ 接口定义的功能应包含硬件或系统所需硬件支持的所有功能；
- ◇ 接口定义简单明了，太多接口函数会增加软件模拟的复杂性；
- ◇ 具有可测性的接口设计有利于系统的软硬件测试和集成。

3 硬件抽象层的设计示例

硬件抽象层接口的设计一般应包含以下几个步：

- ◇ 分析接口的数据传输特性（双向 / 单向数据传输，字节型 / 数据帧型传输模式）；
- ◇ 分析接口配置属性；
- ◇ 定义接口所需的相关函数。

下面给出以字符为单位进行数据传输的 UART 接口硬件抽象层的接口定义内容：



◇ 设备初始化函数

```
BOOL InitDevice (Device_Register *regs,
Device_Attribute *attr)
```

① 第一个参数为指向设备寄存器结构的指针，用来索引设备的相关寄存器。

② 第二个参数为一个设备属性的结构，用于描述设备初始化设置的属性（波特率、校验位等等）。

③ 函数返回一个布尔类型，用于描述初始化过程的正确性。

◇ 设备字符输入

```
BOOL ReadDevice (Device_Register *regs, un-
signed char *c)
```

① 第一个参数为指向设备寄存器结构的指针，用来索引设备的相关寄存器。

② 第二个参数为指向字符的地址空间，用于保存设备输入的字符。

③ 函数返回一个布尔类型，用于描述设备字符输入的正确性。

◇ 设备字符输出

```
BOOL WriteDevice (Device_Register *regs, un-
signed char c)
```

① 第一个参数为指向设备寄存器结构的指针，用来索引设备的相关寄存器。

② 第二个参数为设备所要输出的字符。

③ 函数返回一个布尔类型，用于描述设备字符输出的正确性。

◇ 设备属性设置

```
BOOL SetDevice (Device_Register *regs,
Device_Attribute *attr)
```

① 第一个参数为指向设备寄存器结构的指针，用来索引设备的相关寄存器。

② 第二个参数为一个设备属性的结构，用于描述设备初始化设置的属性（波特率、校验位等等）。

③ 函数返回一个布尔类型，用于描述设备属性设置的正确性。

4 结 论

以上所述的是作者在多年嵌入式系统开发中所总结出的开发流程，并在实践中起到了很好的效果。相信在一个较为复杂的嵌入式系统开发过程中，很好地利用上述开发流程，将会有利于提高系统的可移植性、减少产品的开发和测试周期，并能很好地保证产品的可靠性。■

肖璐雄：软件工程师，研究方向嵌入式系统开发。

(收稿日期：2002-09-09)

中国
nordic 代理
Nordic VLSI ASA

使您立刻进入与世界同步的

无线设计领域——全面的无线数据解决方案 www.freqchina.com

作为无线短距离通信技术应用的积极推动者，我们同时提供各种基于无线技术的专业解决方案，使您更快地进入这一专业领域而免除后顾之忧，我们可以向用户提供专业的智能无线抄表、智能交通、无线标签、安防系统、无线巡更系统、不停车收费、PDA应用设计、GSM/GPRS 公网数传、GPS 应用、无线功率放大等方案和设计，与您共享世界同步的无线设计技术。

- **nRF 中短距离单片无线收发芯片** —— 无线设计的可靠选择

- nRF401/nRF402/nRF403/nRF903 覆盖 315MHz, 433MHz, 868MHz, 915MHz 国际 ISM 频段
- 提供评估开发板、演示系统、源代码，上手快，缩短您的开发时间，建立对 RF 开发信心

- **PTR2000 系列无线数传模块** —— 嵌入式应用的理想选择

- 低电压、低功耗，高可靠，外围元件少，已在无线三表系统和安全产品中大量应用

- **GPRS 无线远传 Modem GPRS100** —— 无线数据远传的理想选择

迅通科技最新推出的面向工业与民用远程监控领域的革命性产品，即插即用，内建完整的 TCP/IP 协议栈，具有高速、永远在线而且按照数据流量收费的特点，具有不延迟，费用少等的特点，非常适合于要求远程实时监控同时不适合布线的场合。

哈尔滨工业大学迅通电子科技有限公司

地址：黑龙江省哈尔滨工业大学 721 信箱 邮编：150001

电话：(0451) 6349363 6332356 传真：(0451) 6349680 E-mail：sales@freqchina.com

户名：哈尔滨迅通电子科技有限公司 开户行：中国银行黑龙江省分行营业部 帐号：800100344308091001

深圳办事处 电话：(0755) 26404099