

在 80X86 上移植 μ C/OS-II

■ 清华 MOTOROLA 单片机应用开发研究中心 邵贝贝 许庆丰 王若鹏

[编者按] RTOS 是开发计算机嵌入式应用产品的有力工具, 研究和掌握 RTOS 的思想方法有益于提高开发人员的水平, 从而缩短产品开发周期、提高产品质量。从第 7 期起, 学习园地连载《嵌入式 RTOS 讲座》, 主要内容如下: 什么是嵌入式 RTOS; RTOS 中的一些基本概念; 介绍一个源码公开的实时内核; 在 PC 机上实现该实时内核的运行; 让该实时内核在 8 位单片机上运行; 如何将该实时内核移植到 32 位 CPU 上。

一、 μ C/OS-II 的移植

从这一讲开始, 介绍如何将 μ C/OS-II 移植到不同的处理器上。所谓移植, 就是使一个实时内核能在某个微处理器或微控制器上运行。为了方便移植, μ C/OS-II 的大部分代码是用 C 语言写的, 但与处理器相关的代码仍需要用汇编语言写。由于 μ C/OS-II 在设计时就已经充分考虑了可移植性, 所以移植工作并不复杂。

要移植 μ C/OS-II, 目标处理器必须满足以下要求:

- (1) 处理器的 C 编译器能产生可重入代码;
- (2) 用 C 语言就可以打开和关闭中断;
- (3) 处理器支持中断, 并且能产生定时中断(通常在 10~100Hz 之间);
- (4) 处理器支持足够的 RAM (几千字节), 作为多任务环境下的任务堆栈;
- (5) 处理器有将堆栈指针和其它 CPU 寄存器读出和存储到堆栈或内存中的指令。

μ C/OS-II 是面向中小型嵌入式系统的, 如果包含全部的功能模块(信号量、消息邮箱、消息队列等相关函数), 编译后的 μ C/OS-II 的内核大约有 6~10KB; 如果只保留最核心的代码, 则最小可压缩

到 2KB 以下。RAM 的占用与系统中的任务数有关, 任务堆栈要占用大量的 RAM 空间, 堆栈的大小取决于任务的局部变量、缓冲区大小及可能的中断嵌套的层数。对于一般的中小系统, 任务堆栈可以取几百字节到几千字节。所以, 所要移植的系统中必须有足够的 RAM 资源; 而像 MOTOROLA 6805 系列的处理器, 由于 RAM 资源太少, 且系统总线不能外扩, 不能满足上面的第(4)条和第(5)条要求, 所以 μ C/OS-II 不能在这类处理器上运行。

如果用户理解了处理器和 C 编译器的技术细节, 移植 μ C/OS-II 的工作实际上是非常简单的。前提是您的处理器和编译器满足了 μ C/OS-II 的要求, 并且已经有了必要工具。移植工作包括以下几个内容:

- ◇ 用 #define 设置一个常量的值(OS_CPU.H);
- ◇ 声明 10 个数据类型(OS_CPU.H);
- ◇ 用 #define 声明 3 个宏(OS_CPU.H);
- ◇ 用 C 语言编写 6 个简单的函数(OS_CPU_C.C);
- ◇ 改写 4 个汇编语言函数(OS_CPU_A.ASM)。

根据处理器的不同, 一个移植实例可能需要编写或改写 50~300 行的代码。移植 μ C/OS-II 需要一个 C 编译器, 并且是针对用户用的 CPU 的。C 编译器还要支持插入汇编语言程序, 从而可以插入合适

的处理器指令来允许和禁止中断。

如果已经全部安装了 μ C/OS-II, 可在硬盘上\SOFTWARE\ucos-II目录下找到 μ C/OS-II提供的两个现成的移植实例, 是针对Intel/AMD的80X86处理器和MOTOROLA 68HC11微控制器。与硬件相关的代码都在下述几个文件中: OS_CPU.H, OS_CPU_C.C, OS_CPU_A.ASM。汇编语言文件OS_CPU_A.ASM是可选择的, 因为某些C编译器允许用户在C语言中插入汇编语言, 所以用户可以将所需的汇编语言代码直接放到OS_CPU_C.C中。

由于在第4讲中第一次涉及到 μ C/OS-II的移植, 笔者将尽可能详细地介绍移植过程中可能遇到的问题。由于篇幅所限, 不可能给出所有的源代码, 但在文章中会尽量将要点讲述清楚。本篇中所介绍的关于80X86的源代码在 μ C/OS-II中都有提供, 读者可以从<http://www.ucos-II.com>上获取。

二、工具和运行环境

下面将介绍如何将 μ C/OS-II移植到Intel 80X86系列CPU上。 μ C/OS-II的作者已经为80X86的移植编写了代码和例程, 采用的是Borland C/C++ V3.1和Borland Turbo Assembler汇编器完成程序的移植和测试。它可以产生可重入的代码, 同时支持在C程序中嵌入汇编语句。编译完成后, 程序可在PC机上运行。作者所写的例程是在一台Pentium-II计算机上完成的, 操作系统是Microsoft Windows 95。实际上编译器生成的是DOS可执行文件, 在Windows的DOS窗口中运行。

这里所介绍的移植和代码都是针对80X86的实模式的, 且编译器在大模式下编译和连接。将要介绍的移植过程适用于所有与80X86兼容的CPU, 如AMD、Cyrix、NEC(V-系列)等等。

三、移植中需修改的文件

在安装 μ C/OS-II的时候, 安装程序将把和硬件相关的、针对Intel 80X86的代码安装到

\SOFTWARE\ucos-II\ix86L目录下。代码是80X86实模式, 且在编译器大模式下编译的。移植部分的代码可在下述文件中找到: OS_CPU.H, OS_CPU_C.C和OS_CPU_A.ASM。同时需要修改INCLUDES.H文件, 将上述文件包含进去。

1. INCLUDES.H 文件

INCLUDES.H是主头文件, 在所有后缀名为.C的文件的开始都包含INCLUDES.H文件。对于不同类型的处理器, 用户需要改写INCLUDES.H文件, 增加自己的头文件, 但必须加在文件末尾。为80X86编写的INCLUDES.H文件中增加有:

```
#include "software\ucos-ii-ix861\os_cpu.h"
#include "software\blocks\pc\source\pc.h"
#include "software\ucos-ii\source\usos_ii.h"
```

2. OS_CPU.H 文件

OS_CPU.H文件中包含与处理器相关的常量、宏和结构体的定义, 主要有如下定义:

```
typedef unsigned char INT8U; /*无符号8位数*/
typedef signed char INT8S; /*带符号8位数*/
typedef unsigned int INT16U; /*无符号16位数*/
typedef signed int INT16S; /*带符号16位数*/
typedef unsigned long INT32U; /*无符号32位数*/
typedef signed long INT32S; /*带符号32位数*/
typedef float FP32; /*单精度浮点数*/
typedef double FP64; /*双精度浮点数*/
typedef unsigned int OS_STK; /*堆栈入口宽度为16位*/
#define OS_STK_GROWTH 1 /*堆栈由高地址向低地址增长*/
#define OS_TASK_SW() asm INT ucOS
OS_CPU_EXT INT8U OSTickDOSctr;
/*为调用DOS时钟中断而定义的计数器*/
```

OS_CPU.H文件中定义了与硬件相关的基本信息, 有如下几类。

(1) 数据类型

由于不同的处理器有不同的字长, μ C/OS-II的移植需要重新定义一系列的数据结构。使用

Borland C/C++ 编译器, 整数 (int) 类型数据为 16 位, 长整形 (long) 为 32 位。为了读者方便起见, 在源代码中提供了浮点类型的定义。由于在 80X86 实模式中堆栈都是按字进行操作的, 没有字节操作, 所以 Borland C/C++ 编译器中堆栈数据类型 OS_STK 声明为 16 位。所有的堆栈都必须用 OS_STK 声明。

(2) 代码临界区

临界区是一个非常重要的概念。与其他实时系统一样, μ C/OS-II 在进入系统临界代码区之前要关闭中断, 等到退出临界区后再打开, 从而保护核心数据不被多任务环境下的其他任务或中断破坏。Borland C/C++ 支持嵌入汇编语句, 所以加入关闭/打开中断的语句是很方便的。 μ C/OS-II 定义了两个宏用来关闭/打开中断: OS_ENTER_CRITICAL() 和 OS_EXIT_CRITICAL()。对于 80X86 有两种开关中断的方法, 如下所述的方法 1 和方法 2。 μ C/OS-II 作者所提供的例程中采用了方法 1。

方法 1:

第一种方法, 也是最简单的方法, 是直接将 OS_ENTER_CRITICAL() 和 OS_EXIT_CRITICAL() 定义为处理器的关闭 (CLI) 和打开 (STI) 中断指令。但这种方法有一个隐患, 如果在关闭中断后调用 μ C/OS-II 函数, 当函数返回后, 中断将被打开! 严格意义上的关闭中断应该是执行 OS_ENTER_CRITICAL() 后中断始终是关闭的, 方法 1 显然不满足要求。但方法 1 的最大优点是简单, 执行速度快 (只有一条指令), 在此类操作频繁的时候更为突出。如果在任务中并不在意调用函数返回后是否被中断, 推荐用户采用方法 1。

方法 2:

执行 OS_ENTER_CRITICAL() 的第二种方法是先将中断关闭的状态保存到堆栈中, 然后关闭中断。与之对应的 OS_EXIT_CRITICAL() 的操作是从堆栈中恢复中断状态。采用此方法, 不管用户是在中断关闭还是允许的情况下调用 μ C/OS-II 中的函数, 在调用过程中都不会改变中断状态。如果用户在中断关

闭的情况下调用 μ C/OS-II 函数, 其实是延长了中断响应时间。尤其是一些涉及到时间操作的函数, 由于需要定时中断, 关闭中断有可能使系统崩溃, 必须十分小心。所以建议用户调用 μ C/OS-II 的系统函数之前打开中断。

(3) 堆栈增长方向

绝大多数的微处理器和微控制器的堆栈是从高地址往低地址递减的, 但是某些处理器是用另外一种方式工作的。 μ C/OS-II 设计成两种情况都可以处理, 只要在结构常量 OS_STK_GROWTH 中指定堆栈的生长方式(如下所示)就可以了。

置 OS_STK_GROWTH 为 0, 表示堆栈从低地址往高地址递增。

置 OS_STK_GROWTH 为 1, 表示堆栈从高地址往低地址递减。

80X86 处理器的堆栈是由高地址向低地址方向递减的, 所以常量 OS_STK_GROWTH 必须设置为 1。

(4) OS_TASK_SW() 函数的定义

在 μ C/OS-II 中, OS_TASK_SW() 用来实现任务切换。就绪任务的堆栈初始化应该模拟一次中断发生后的样子, 堆栈中应该按进栈次序设置好各个寄存器的内容。OS_TASK_SW() 函数模拟一次中断过程, 在中断返回的时候进行任务切换。80X86 提供了 256 个软中断源可供选用, 中断服务程序 (ISR) (也称为例外处理过程) 的入口点必须指向汇编函数 OSCtxSw()。

在 μ C/OS-II 所提供的例程中使用的是中断号 128 (0x80)。

(5) 设定时钟节拍的发生频率

实时系统中时钟节拍的作用非常重要, 凡是涉及到计时的操作都是在时钟中断中完成的。时钟节拍的发生频率应该设置为 10~100 Hz。为了方便计算通常设为整数, 但由于在 PC 中, 系统缺省的时钟节拍频率是 18.20648Hz, 在 μ C/OS-II 作者提供的例程中设定时钟节拍频率为 200 Hz (间隔 5ms)。一方面 200 Hz 近似 18.20648Hz 的 11 倍, 可以经过 11 次延

时再调用 DOS 中断；另一方面，由于需要在 DOS 环境下运行，在 DOS 中，有些操作要求时钟间隔为 54.93ms，设定的间隔 5ms 也可以满足要求。

在文件 OS_CPU.H 的末尾声明了一个 8 位变量 OSTickDOSCtr，将保存时钟节拍发生的次数，每发生 11 次，调用 DOS 的时钟节拍函数一次，从而实现与 DOS 时钟的同步。OSTickDOSCtr 是专门为 PC 环境而声明的，如果在其他非 PC 的系统中运行 μ C/OS-II，就不用这种同步方法，直接设定时钟节拍发生频率即可。

3. OS_CPU_A.ASM 文件

μ C/OS-II 的移植需要用户改写 OS_CPU_A.ASM 中的 4 个函数：OSStartHighRdy()、OSCtxSw()、OSIntCtxSw() 和 OSTickISR()。

(1) OSStartHighRdy() 函数

该函数由 SStart() 函数调用，功能是运行优先级最高的就绪任务。在调用 OSStart() 之前，用户必须先调用 OSInit()，并且已经至少创建了一个任务。为了启动任务，OSStartHighRdy() 首先找到当前就绪的优先级最高的任务（OSTCBHighRdy 中保存有优先级最高任务的任務控制块——OS_TCB 的地址），并从任务的任務控制块（OS_TCB）中找到指向堆栈的指针，然后运行指令 POP DS、POP ES、POPA 和 IRET。由于任务创建是堆栈的结构就是按中断后的堆栈结构初始化的，执行 IRET 指令后就切换到了新任务（有关 μ C/OS-II 的任务切换机制，请参考本系列讲座的第 3 讲）。OSStartHighRdy() 的汇编语言代码如下所示：

```
_OSStartHighRdy PROC FAR
MOV AX, SEG _OSTCBHighRdy
; 获取最高优先级任务的 TCB 地址
MOV DS, AX
LES BX, DWORD PTR DS: _OSTCBHighRdy
MOV SS, ES:[BX+2] ; 设置堆栈指针
MOV SP, ES:[BX+0] ;
POP DS ; 恢复任务环境
```

POP ES

POPA

IRET ; 中断返回，运行新任务

(2) OSCtxSw() 函数

OSCtxSw() 是一个任务级的任务切换函数（在任务中调用，区别于在中断程序中调用的 OSIntCtxSw()）。在 80X86 系统上，通过执行一条软中断的指令来实现任务切换。软中断向量指向 OSCtxSw()。在 μ C/OS-II 中，如果任务调用了某个函数，而该函数的执行结果可能造成系统任务重新调度（例如，试图唤醒一个优先级更高的任务），则在函数的末尾会调用 OSSched()。如果 OSSched() 将查找当前就绪的优先级最高的任务，如果不是当前任务，则判断需要进行任务调度，会找到该任务控制块 OS_TCB 的地址，并将该地址拷贝到变量 OSTCBHighRdy 中，然后通过宏 OS_TASK_SW() 执行软中断进行任务切换。在此过程中，变量 OSTCBCur 始终包含一个指向当前运行任务 OS_TCB 的指针。OSCtxSw() 的示意代码如下：

```
void OSCtxSw(void)
{保存处理器寄存器;
将当前任务的堆栈指针保存到当前任务的 OS_TCB 中:
OSTCBCur->OSTCBStkPtr = Stack pointer;
调用用户定义的 OSTaskSwHook();
OSTCBCur = OSTCBHighRdy;
得到需要恢复的任务的堆栈指针:
Stack pointer = OSTCBHighRdy->OSTCBStkPtr;
将所有处理器寄存器从新任务的堆栈中恢复出来;
执行中断返回指令;
}
```

(3) OSIntCtxSw() 函数

在 μ C/OS-II 中，由于中断的产生可能会引起任务切换，在中断服务程序的最后会调用 OSIntExit() 函数检查任务就绪状态，如果需要任务切换，将调用 OSIntCtxSw()。所以 OSIntCtxSw() 又称为中断级的任务切换函数。由于在调用 OSIntCtxSw() 之前已经发生了中断，OSIntCtxSw() 将默认 CPU 寄存器



已经保存在被中断任务的堆栈中了。OSIntCtxSw()的代码与OSCtxSw()的大部分相同,不同之处是:第一,由于中断已经发生,此处不需要再保存CPU寄存器(没有PUSHA、PUSH ES或PUSH DS);第二,OSIntCtxSw()需要调整堆栈指针,去掉堆栈中一些不需要的内容,以使堆栈中只包含任务的运行环境。

(4) OSTickISR()函数

前面已经提到过实时系统中时钟节拍发生频率的问题,应该在10~100Hz之间;但由于PC环境的特殊性,时钟节拍由硬件产生,间隔54.93ms(18.20648Hz)。我们将时钟节拍频率设为200Hz。PC时钟节拍的中断向量为0x08,μC/OS-II将此向量截取,指向了μC/OS的中断服务函数OSTickISR(),而原先的中断向量保存在中断129(0x81)中。为满足DOS的需要,原先的中断服务还是每隔54.93ms(实际上还要短些)调用一次。

在μC/OS-II中,当调用OSStart()启动多任务环境后,时钟中断的作用是非常重要的;但在PC环境下,启动μC/OS-II之前就已经有时钟中断发生了。实际上我们希望在μC/OS-II初始化完成之后再发生时钟中断,调用OSTickISR(),所以,在DOS程序的开始必须执行下列初始化过程:

①在main()中,首先调用PC_DOSSaveReturn()函数,功能是取得DOS下时钟中断向量,并将其保存在向量0x81中;

②重新设定中断向量0x80,指向任务切换函数OSCtxSw();

③至少创立一个任务;

④调用OSStart(),启动多任务环境;

⑤在第一个运行的任务中,设定中断向量0x08,指向函数OSTickISR(),将时钟节拍频率从18.20648Hz改为200Hz。OSTickISR()函数的伪码如下:

```
void OSTickISR(void)
{保存处理器寄存器;
调用 OSIntEnter()或者直接 OSIntNesting 加1;
```

```
调用 OSTimeTick();
```

```
调用 OSIntExit();
```

```
恢复处理器寄存器;
```

```
执行中断返回指令;
```

```
}
```

和μC/OS-II中的其他中断服务程序一样,OSTickISR()首先在被中断任务堆栈中保存CPU寄存器的值,然后调用OSIntEnter()。μC/OS-II要求在中断服务程序开头调用OSIntEnter(),其作用是将记录中断嵌套层数的全局变量OSIntNesting加1。如果不调用OSIntEnter(),直接将OSIntNesting加1也是允许的。接下来计数器OSTickDOSCtr减1,每发生11次中断,OSTickDOSCtr减到0,则调用DOS的时钟中断处理函数,调用间隔大约是54.93ms。如果不调用DOS时钟中断函数,则必须向中断优先级控制器(PIC)发送命令清除中断标志(必须的!否则系统将崩溃)。如果调用了DOS中断,则此项操作可免,因为在DOS的中断程序中已经完成了。随后,OSTickISR()调用OSTimeTick(),检查所有处于延时等待状态的任务,判断是否有延时结束就绪的任务。在OSTickISR()的最后调用OSIntExit(),如果在中断中(或其他嵌套的中断)有更高优先级的任务就绪,并且当前中断为中断嵌套的最后一层,OSIntExit()将进行任务调度。注意,如果进行了任务调度,OSIntExit()将不再返回调用者,而是用新任务的堆栈中的寄存器数值恢复CPU现场,然后用IRET实现任务切换。如果当前中断不是中断嵌套的最后一层,或中断中没有改变任务的就绪状态,OSIntExit()将返回调用者OSTickISR(),最后OSTickISR()返回被中断的任务。

4. OS_CPU_C.C 文件

μC/OS-II的移植需要用户改写OS_CPU_C.C中的6个函数:

```
OSTaskStkInit()
```

```
OSTaskCreateHook()
```

```
OSTaskDelHook()
```

OSTaskSwHook()

OSTaskStatHook()

OSTimeTickHook()

实际需要修改的只有 OSTaskStkInit() 函数, 其他 5 个函数需要声明, 但不一定有实际内容。这 5 个函数都是用户定义的接口函数, 所以 OS_CPU_C.C 中没有给出代码。如果用户需要使用这些函数, 请将文件 OS_CFG.H 中的 #define constant OS_CPU_HOOKS_EN 设为 1; 设为 0 表示不使用这些函数。

函数 OSTaskStkInit() 由任务创建函数 OSTaskCreate() 或 OSTaskCreateExt() 调用, 用来初始化任务的堆栈。初始状态的堆栈模拟发生一次中断后的堆栈结构。按照中断后的进栈次序预留各个寄存器的存储空间, 而中断返回地址指向任务代码的起始地址, 当调用 OSTaskCreate() 或 OSTaskCreateExt() 创建一个新任务时, 需要传递的参数是: 任务代

码的起始地址、参数指针(pdata)、任务堆栈顶端的地址、任务的优先级。OSTaskCreateExt() 还需要一些其他参数, 但与 OSTaskStkInit() 没有关系。

OSTaskStkInit() 只需要以上提到的 3 个参数 (task、pdata 和 ptos)。由于 80X86 堆栈是 16 位宽的 (以字为单位), OSTaskStkInit() 将创立一个指向以字为单位内存区域的指针。同时要求堆栈指针指向空堆栈的顶端。堆栈初始化工作结束后, OSTaskStkInit() 返回新的堆栈栈顶指针, OSTaskCreate() 或 OSTaskCreateExt() 将指针保存在任务的 OS_TCB 中。

其余的几个函数: OSTaskCreateHook()、OSTaskDelHook()、OSTaskSwHook()、OSTaskStatHook() 和 OSTimeTickHook() 均由用户自定义。■

参考文献

- 1 Labrosse Jean J. MicroC/OS-II The Real-Time Kernel.
- 2 邵贝贝译. μ C/OS-II ——源码公开的实时嵌入式操作系统. 北京: 中国电力出版社, 2001

进入新世纪, 学习单片机

电子学会、《电子世界》、北京技协单片机委员会举办单片机系列函授班

- 一、单片机入门班 (178 元): 教材《DP-801 单片机入门》; 教具: DP-801 单片机教学板。
 - 二、单片机普及班 (438 元): 教材《DP-851 单片机系统教程》; 教具 DP-851 单片机普及板。
 - 三、单片机提高班 (598 元): 教材《单片微机原理与应用》; 教具: DP-851K 单片机提高板。
 - 四、报名日期: 入门班每季一次; 普及班和提高班每年二次 (3 月和 9 月)。
- 向北京市技术交流站 (100052) 陈惠兰 (63564027) 索取招生简章和报名表。

祝贺北京市成功举办

“2000 年中小学生单片机知识竞赛”

- (1) 《少儿单片机工程师》书: 10 元 / 本 (含邮费)。
 - (2) DP-801A 单片机科普板: 98 元 / 套 (含主板, 音箱, 电池盒, 固定夹, 说明书)。
 - (3) 《DP-801 单片机入门》书: 10 元 / 本 (含邮费)。
 - (4) DP-801 单片机教学板: 148 元 / 套 (含主板, 音箱, 电源, 固定夹, 说明书)。
 - (5) DP-801Z 单片机 6 继电器执行板: 78 元 / 套 (含主板, 电池盒, 电缆, 说明书)。
- 宣武科技馆北京 2916 信箱 (100053) 刘慧珠 (63521924) • 北京市青少年科技馆科普部 (100009) 刘秉慧 (84018831)
 • 《电子世界》北京 165 信箱 (100036) 包书祥 (68234266) • 《电子制作》编辑部东四 13 条 (100007) 李虹 (64059448)
 • 北京航空航天大学出版社 (100083) 李慧敏 (82317024) • 北京市技术交流站 (虎坊路 13 号) 陈惠兰 (63564027)